

SYMPOSIUM best-of-processing

Vortragssaal 1 (V1):

- 9:30 Einlass
- 10:00 Eröffnung mit Vortrag
Integration von Umweltaspekten in Produktentwicklungsprozesse
Michael Niemczyk (Effizienz Agentur NRW), SSK MG
- 11:00 **Mechatronik Förderung für deutsche und niederländische Unternehmen**
Angelika van der Kooi, EUREGIO
- 11:45 **Kritik als Chance - Souverän und respektvoll Kritik geben und nehmen**
Nadja van Uelft, KICK
- 12:30 **Funktionale Druckveredelung, Mehrwert, Kundenbindung + Kostensenkung in einem**
Helmut Gather, Gather Formulare
- 13:15 **Recycling elektronischer Bauteile**
Ullrich Didszun, RDE
- 14:00 **Richtlinien für die CE - Kennzeichnung – Elektrische Sicherheit und Elektromagnetische Verträglichkeit**
Lothar Dujat du.tronic/Andreas Chwalla EMC CE Consulting
- 14:45 **Evolutionsstrategiebasierte Optimierung von wissensbasierten Reglern**
Prof. Dr.-Ing. Norbert Dahmen, HS Niederrhein FB 03 Elektrotechnik
- 15:30 **Kommunikation – Die vier Seiten einer Botschaft**
Nadja van Uelft, KICK
- 16:15 **Unternehmensübergreifende Prozessoptimierung – Fallbeispiele und Fördermöglichkeiten**
Frederic Krehl, HS NR Institut GEMIT

www.best-of-processing.de

SYMPOSIUM best-of-processing

Vortragssaal 1 (V1):

- 9:30 Einlass
- 10:00 Eröffnung mit Vortrag
Integration von Umweltaspekten in Produktentwicklungsprozesse
Michael Niemczyk (Effizienz Agentur NRW), SSK MG
- 11:00 **Mechatronik Förderung für deutsche und niederländische Unternehmen**
Angelika van der Kooi, EUREGIO
- 11:45 **Kritik als Chance - Souverän und respektvoll Kritik geben und nehmen**
Nadja van Uelft, KICK
- 12:30 **Funktionale Druckveredelung, Mehrwert, Kundenbindung + Kostensenkung in einem**
Helmut Gather, Gather Formulare
- 13:15 **Recycling elektronischer Bauteile**
Ullrich Didszun, RDE
- 14:00 **Richtlinien für die CE - Kennzeichnung – Elektrische Sicherheit und Elektromagnetische Verträglichkeit**
Lothar Dujat du.tronic/Andreas Chwalla EMC CE Consulting
- 14:45 **Evolutionsstrategiebasierte Optimierung von wissensbasierten Reglern**
Prof. Dr.-Ing. Norbert Dahmen, HS Niederrhein FB 03 Elektrotechnik
- 15:30 **Kommunikation – Die vier Seiten einer Botschaft**
Nadja van Uelft, KICK
- 16:15 **Unternehmensübergreifende Prozessoptimierung – Fallbeispiele und Fördermöglichkeiten**
Frederic Krehl, HS NR Institut GEMIT

www.best-of-processing.de

SYMPOSIUM best-of-processing

Vortragssaal 1 (V1):

- 9:30 Einlass
- 10:00 Eröffnung mit Vortrag
Integration von Umweltaspekten in Produktentwicklungsprozesse
Michael Niemczyk (Effizienz Agentur NRW), SSK MG
- 11:00 **Mechatronik Förderung für deutsche und niederländische Unternehmen**
Angelika van der Kooi, EUREGIO
- 11:45 **Kritik als Chance - Souverän und respektvoll Kritik geben und nehmen**
Nadja van Uelft, KICK
- 12:30 **Funktionale Druckveredelung, Mehrwert, Kundenbindung + Kostensenkung in einem**
Helmut Gather, Gather Formulare
- 13:15 **Recycling elektronischer Bauteile**
Ullrich Didszun, RDE
- 14:00 **Richtlinien für die CE - Kennzeichnung – Elektrische Sicherheit und Elektromagnetische Verträglichkeit**
Lothar Dujat du.tronic/Andreas Chwalla EMC CE Consulting
- 14:45 **Evolutionsstrategiebasierte Optimierung von wissensbasierten Reglern**
Prof. Dr.-Ing. Norbert Dahmen, HS Niederrhein FB 03 Elektrotechnik
- 15:30 **Kommunikation – Die vier Seiten einer Botschaft**
Nadja van Uelft, KICK
- 16:15 **Unternehmensübergreifende Prozessoptimierung – Fallbeispiele und Fördermöglichkeiten**
Frederic Krehl, HS NR Institut GEMIT

www.best-of-processing.de

SYMPOSIUM best-of-processing

Vortragssaal 2 (V2):

- 9:30 Einlass
- 11:00 **Das Kompetenznetzwerk maex online als Kooperationsplattform für Industrie**
Rafael Lenzion/Niko Papadopoulos, WFMG
- 11:45 **Schützen Sie Ihre Elektronik – Selektives Lackieren von LP**
Arjen Koppens (DIMA), AAT Aston
- 12:30 **Auswirkungen der Überdimensionierung von Asynchronmotoren auf die Energieeffizienz**
Björn Riemer (IEM RWTH Aachen), SSK MG
- 13:15 **3D räumlich angeordnete Elektronik – Neue Konzepte durch integrative Entwicklung**
Hanno Platz, GED
- 14:00 **Hochstrom und Wärmemanagement auf der LP - Anwendungsbeispiele**
Thomas Plum, Häusermann
- 14:45 **Massive Einpresstechnik – Die Anschlusslösung bei Hochstromanwendungen auf Leiterkarten**
Timo Dreyer, Würth Elektronik eiSos
- 15:30 **Hochstrom-Leiterplattenschlüsse für bis zu 125 Ampere?**
Thorsten Grandt, Phoenix Contact Deutschland
- 16:15 **Einfluss der Layoutgestaltung auf den Selektivlötprozess**
Stefan Wurster, Ersä

SYMPOSIUM best-of-processing

Vortragssaal 2 (V2):

- 9:30 Einlass
- 11:00 **Das Kompetenznetzwerk maex online als Kooperationsplattform für Industrie**
Rafael Lenzion/Niko Papadopoulos, WFMG
- 11:45 **Schützen Sie Ihre Elektronik – Selektives Lackieren von LP**
Arjen Koppens (DIMA), AAT Aston
- 12:30 **Auswirkungen der Überdimensionierung von Asynchronmotoren auf die Energieeffizienz**
Björn Riemer (IEM RWTH Aachen), SSK MG
- 13:15 **3D räumlich angeordnete Elektronik – Neue Konzepte durch integrative Entwicklung**
Hanno Platz, GED
- 14:00 **Hochstrom und Wärmemanagement auf der LP - Anwendungsbeispiele**
Thomas Plum, Häusermann
- 14:45 **Massive Einpresstechnik – Die Anschlusslösung bei Hochstromanwendungen auf Leiterkarten**
Timo Dreyer, Würth Elektronik eiSos
- 15:30 **Hochstrom-Leiterplattenschlüsse für bis zu 125 Ampere?**
Thorsten Grandt, Phoenix Contact Deutschland
- 16:15 **Einfluss der Layoutgestaltung auf den Selektivlötprozess**
Stefan Wurster, Ersä

SYMPOSIUM best-of-processing

Vortragssaal 2 (V2):

- 9:30 Einlass
- 11:00 **Das Kompetenznetzwerk maex online als Kooperationsplattform für Industrie**
Rafael Lenzion/Niko Papadopoulos, WFMG
- 11:45 **Schützen Sie Ihre Elektronik – Selektives Lackieren von LP**
Arjen Koppens (DIMA), AAT Aston
- 12:30 **Auswirkungen der Überdimensionierung von Asynchronmotoren auf die Energieeffizienz**
Björn Riemer (IEM RWTH Aachen), SSK MG
- 13:15 **3D räumlich angeordnete Elektronik – Neue Konzepte durch integrative Entwicklung**
Hanno Platz, GED
- 14:00 **Hochstrom und Wärmemanagement auf der LP - Anwendungsbeispiele**
Thomas Plum, Häusermann
- 14:45 **Massive Einpresstechnik – Die Anschlusslösung bei Hochstromanwendungen auf Leiterkarten**
Timo Dreyer, Würth Elektronik eiSos
- 15:30 **Hochstrom-Leiterplattenschlüsse für bis zu 125 Ampere?**
Thorsten Grandt, Phoenix Contact Deutschland
- 16:15 **Einfluss der Layoutgestaltung auf den Selektivlötprozess**
Stefan Wurster, Ersä